

Esame-20230209

Matricola	D1	Note1	D2	Note2	D3	Note3	D4	Note4	Totale
0000970451	3.0	No. Attenzione all'inglese (cacheing → caching; contest switch → context switch)	6.0	I nodi NON possono leggere dalla stessa memoria!!	6.0		6.0	Definizione un po' confusa, esempio migliorabile.	21
0000970487	6.0	Nessuna delle motivazioni fornite centra completamente la risposta	5.0	Risposta un po' confusa e non completamente corretta	7.0		7.0	errori grammaticali da evitare	25
0000970669	6.0	Non centra correttamente la risposta.	8.0		7.0		7.0		28
0000971319	5.0	Non del tutto corretta	8.0		7.0		7.0	Un po' sintetica.	27
0000971334	7.0		7.0		7.5		6.0	Spiegazione un po' troppo sintetica; esempio ok ma un po' troppo sintetico	28
0000971563	7.0	Risposta un po' tra le righe	8.0		6.0		7.0	Definizione un po' sintetica, esempio ok	28
0000974934	6.0	Non centra completamente la risposta	6.5	Fault tolerance è solo teorica; obsolescenza non è prerogativa mem. dist.	7.5		5.0	Spiegazione SIMD insufficiente. Esempio ok.	25
0000975004	7.5	Ok, tranne la motivazione legata al risparmio energetico	8.0		8.0		7.0	definizione ok; esempio prodotto vettore-scalare non proprio centrato	30
0000975874	7.0		8.0		8.0		8.0		30

Esame-20230209

0000976628	3.0	No.	8.0	7.5	6.0	Descrizione ok, manca esempio di applicazione	25
0000977083	8.0		6.0	5.0	4.0	Si considerano generali dei casi particolari. "memorie piccole e veloci" non corrette. Manca una receive. v punta ad un singolo valore, non ad un array	23
0000978411	6.0	I pattern di accesso alla mem sono gli stessi del prog. seriale. Comun. riguarda MPI, non OpenMP	7.0	8.0	8.0	Definizione non del tutto corretta. Esempio non chiaro (perché 2^n. processori^)	29